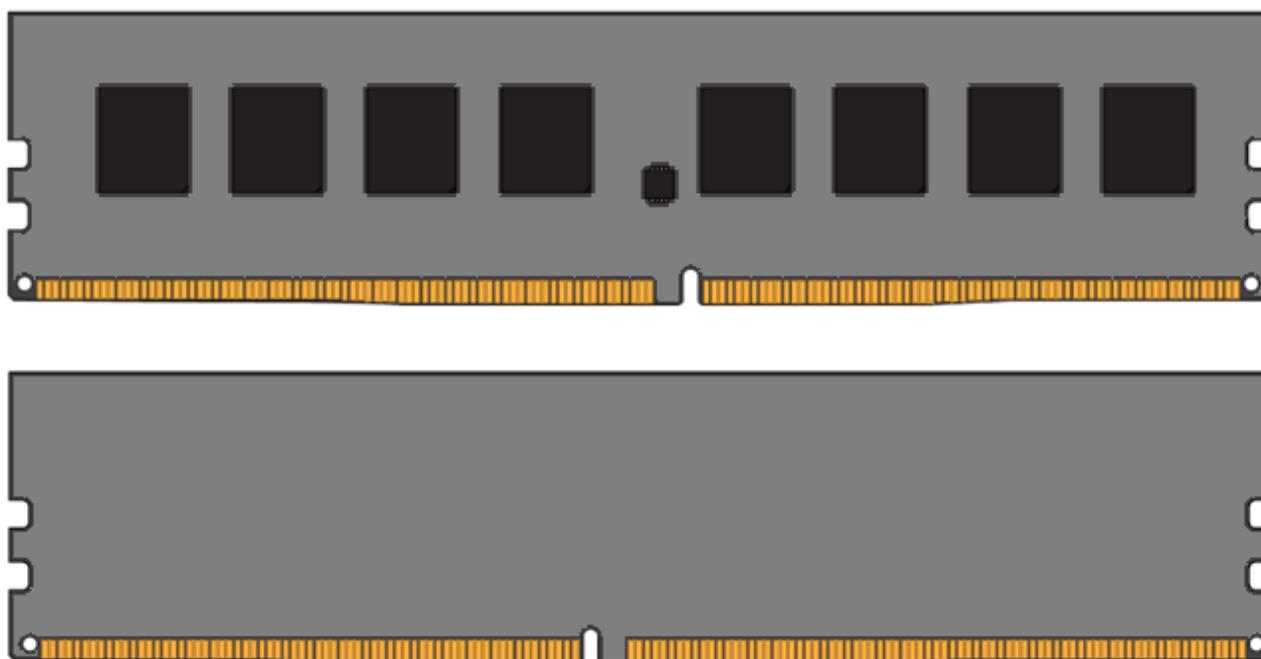
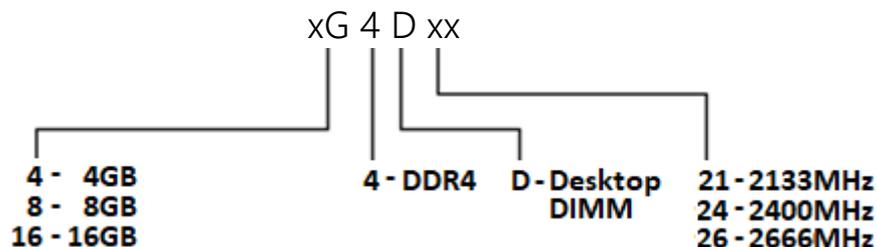


MODELOS



ESPECIFICAÇÕES TÉCNICAS

PCB Brain-Power B84URCA (8 chips) / PCB Brain-Power B84URCB (16 chips);

Arquitetura DDR (Double Data Rate);

Padrão JEDEC, alimentação VDD = VDDQ = 1.2V;

"Data Strobe" bi-direcional;

Latência programável "CAS latency" (14,15,16,17,18);

Ajuste de impedância OCD (Off Chip Driver);

Terminação "On-Die";

16 bancos internos, 4 grupos com 4 bancos cada;

SPD (Serial presence detect) com EEPROM;

Dimensão padrão DIMM 288 pinos;

Conformidade com diretiva RoHS;

Temperatura de operação 0°C até 85°C;

Contatos banhados a ouro.